

Сигналы передатчиков TXD с портов COM1 - COM6 Бк преобразуются ПИ (преобразователями интерфейса) в уровни TTL и гальванически развязываются для защиты БК.

Гальванически развязанные сигналы передатчика преобразуются в сигналы токовой петли и в сигналы передатчика интерфейса RS232.

Преобразование интерфейса RS232 в TTL и обратно осуществляется микросхемами типа MAX232AEPD (1DD1 - 3DD1). Гальваническая развязка организована на оптронах DD3 - DD5, DD8 - DD10, типа HCPL-4661.

Формирования сигналов токовой петли и интерфейса обеспечивается транзисторами типа KT972A и микросхемами ADM489AN соответственно. Диоды VD3 -VD6 предназначены для защиты цепей от обратной полярности.

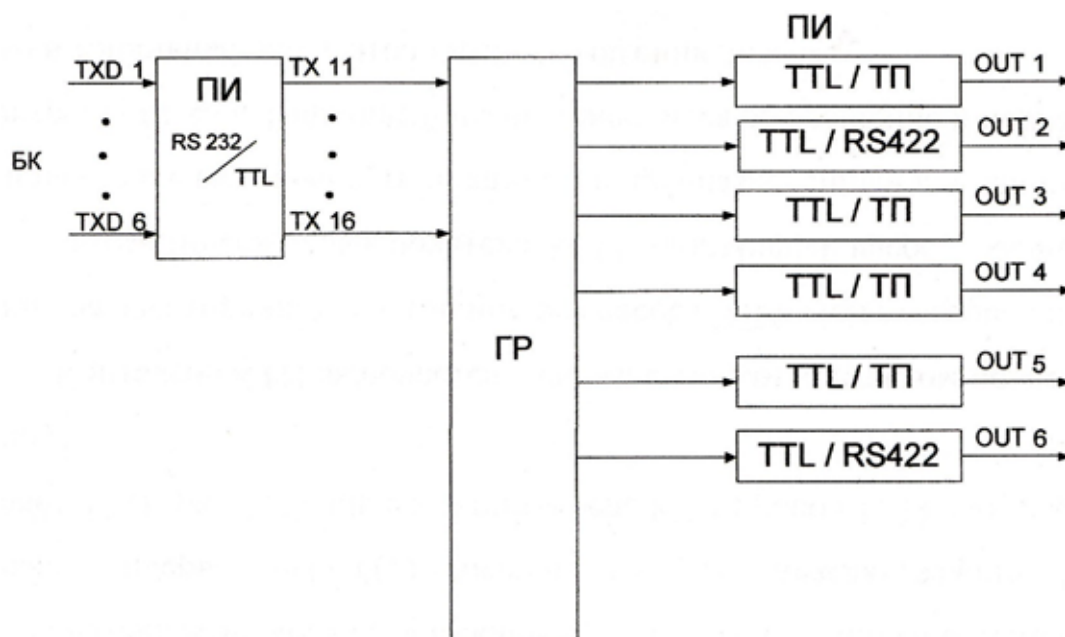


Рис. 15. Структурная схема тракта прохождения сигналов TXD

Структурная схема тракта сигналов RXD приведена на рисунке 16.

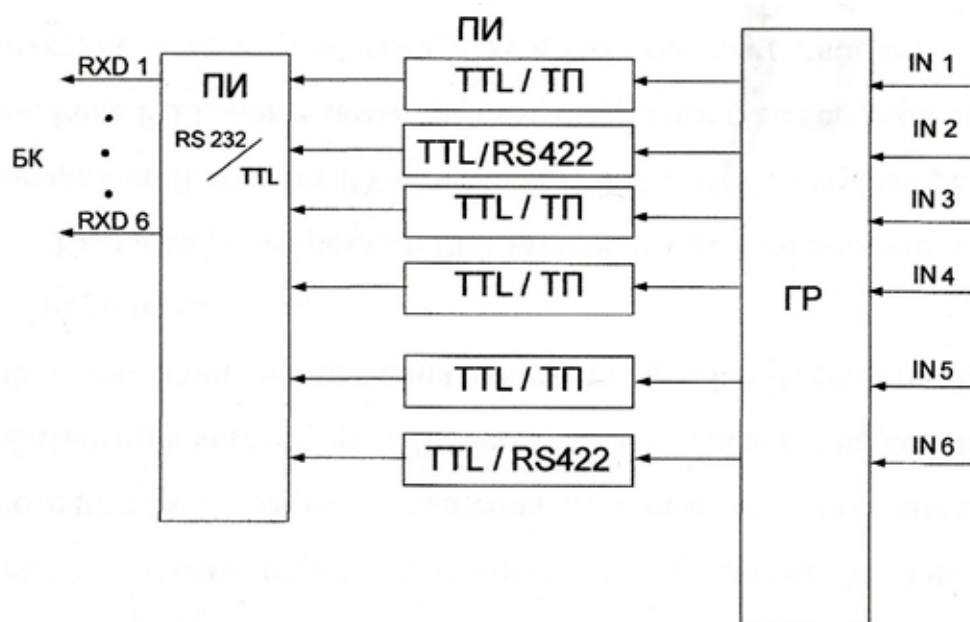


Рис. 16. Структурная схема тракта прохождения сигналов RXD