

| 1     | 2         | 3                                                                                                                                                                                                                                                                                                                      |
|-------|-----------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 9     | DB10/LOW  | Бит данных 10 или тестовый вывод. В режиме параллельного интерфейса это 3-х стабильный выход 11-го бита данных. В режиме последовательного интерфейса это тестовый вывод, и на него подается логический ноль.                                                                                                          |
| 10-13 | DB9-DB6   | Биты данных 9- 6. №-х стабильные ТТЛ- совместимые выходы. В последовательном режиме эти выводы не подключаются                                                                                                                                                                                                         |
| 14    | DGND      | «Цифровая»земля - земля цифровой части ИС.                                                                                                                                                                                                                                                                             |
| 15    | DB5/SDATA | Бит данных 5. Последовательные данные (Serial data).В параллельном режиме это 5-й бит вывода данных. В последовательном - выходная линия последовательных данных. Последовательные данные выводятся по спаду импульсов SCLK, начиная с момента, когда RFS перейдет в «0». Кодирование выходных данных с дополнением 2. |
| 16    | DB4/SCLK  | Бит данных 4.Последовательные данные(Serial date). В Параллельном режиме это 4-й бит вывода данных. В последовательном - вход последовательного тактового сигнала SCLK. На этот вход должен подаваться внешний тактовый сигнал, чтобы вывести последовательные данные из AD7892/                                       |
| 17    | DB3/RFS   | Бит данных 3.Синхронизация блока при приеме. В режиме параллельного интерфейса это 3-х стабильный выход 3-го бита данных. В режиме последовательного интерфейса этот вывод принимает сигнал синхронизации блока.Этот сигнал RFS подается внешним устройством ,чтобы получить последовательные данные из AD7892/        |
| 18    | DB2       | Бит данных 2.трехстабильный ТТЛ-совместимый выход. В последовательном режиме не подключается.                                                                                                                                                                                                                          |
| 19    | DB1       | Бит данных 1.трехстабильный ТТЛ-совместимый выход. В последовательном режиме не подключается.                                                                                                                                                                                                                          |
| 20    | DB0       | Бит данных 0.трехстабильный ТТЛ- совместимый выход. В последовательном режиме не подключается.                                                                                                                                                                                                                         |
| 21    | RD        | Строб чтения. Логический вход с низким активным уровнем. Используется вместе с CS(CS=0) для разрешения вывода данных.                                                                                                                                                                                                  |
| 22    | CS        | Выбор кристалла .Логический вход с низким активным уровнем. Используется вместе с CS(CS=0)для разрешения вывода данных.                                                                                                                                                                                                |
| 23    | EOC       | Конец преобразования. Концу преобразования соответствует переход EOC с 0.Длительность этого импульса 100нс.                                                                                                                                                                                                            |
| 24    | CONVST    | Старт преобразования. Переключение из 0 в 1 переводит UBX в режим хранения и запускает преобразование.                                                                                                                                                                                                                 |