

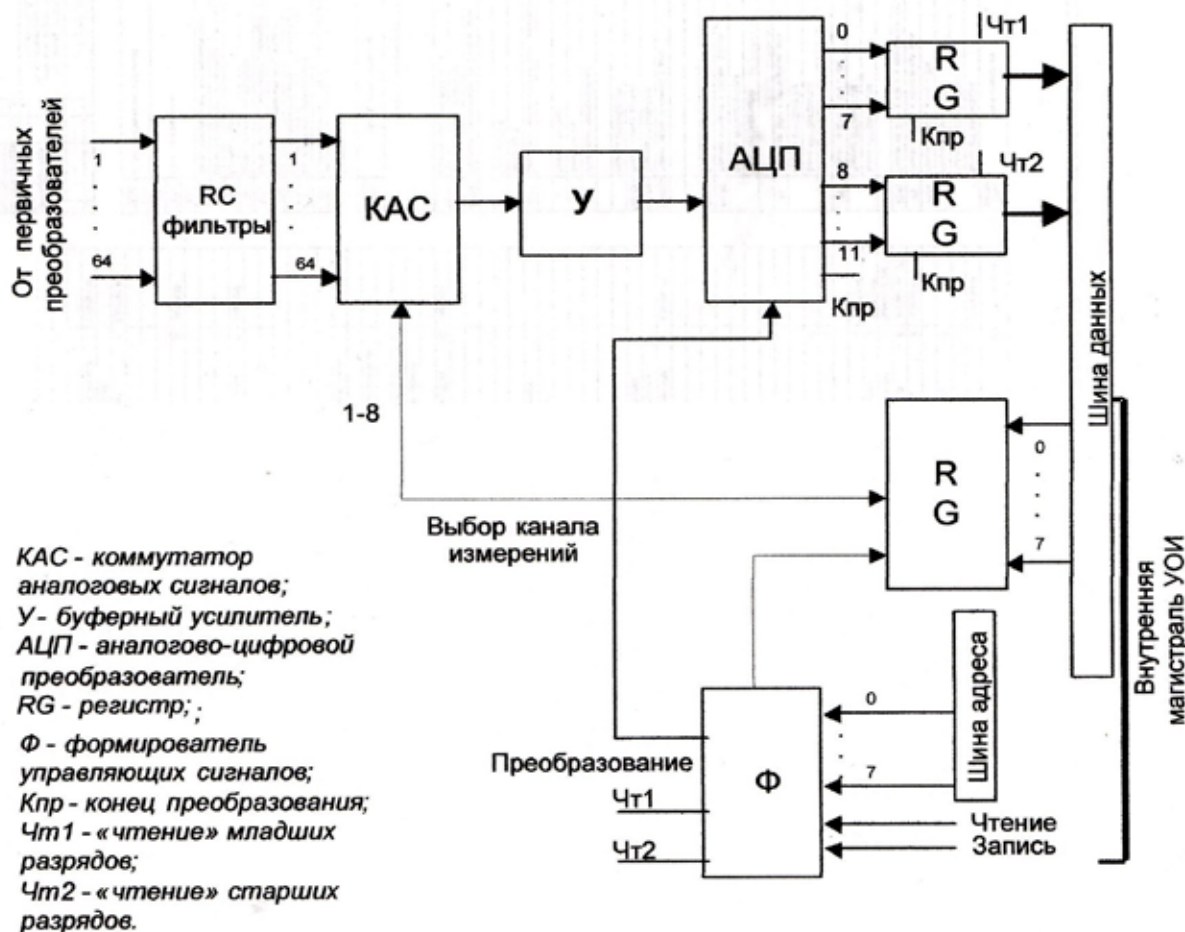


Рис. 13. Структурная схема БОАД

Нормированные сигналы на БОАД поступают с платы входной аналоговых датчиков (ПВАД) через разъем ХР2. Разъем ХР1 Подключается к внутренней магистрали.

Входные аналоговые сигналы через фильтрующие RC-цепочки приходят на входы коммутаторов сигналов DA1 - DA8 типа KP590KH6,

Которые позволяют выполнять коммутацию двухполярных сигналов с сопротивлением коммутации не более 300 Ом.

Выборка нужного аналогового канала выполняется следующим образом. Блок компьютера БК выполняет цикл записи по интерфейсу внутренней магистрали. При этом значение информации на шине адреса/данных следующее:

- BD0 - BD2 - выбор входного сигнала коммутаторов DA1 - DA8;
- BD3 - BD5 - выбор микросхемы коммутатора;
- BD6 - BD7 - не используются;
- BA0, BA1 - формирование управляющих сигналов чтения BRD или записи BWR;

- BA2 - BA7 - выбор платы, подключаемой к внутренней магистрали (в данном случае БОАД);

-BWR, BRD - стробирующие сигналы записи и чтения.

При выполнении БК циклов записи - чтения, разряды A0,A1 приходят на дешифраторы DD3,DD4 и формируют сигналы записи BWR0 и BWR2 или чтения BRD0,BRD1. Сигнал BWR0 разрешает запись информации о номере канала аналогового сигнала с шины данных внутренней магистрали в регистр DD8. Выходы Q0 - Q2 этого регистра определяют коммутируемый сигнал для микросхем DA1 - DA8. сигналы с выходом Q3 -Q5 приходят на коммутатор DD9 и определяют один из сигналов с микросхем DD1 - DD8, который будет подключен